

졸업프로젝트

Final Demo

201914182 이영규
202011256 김대원

프로젝트 내용 및 목표

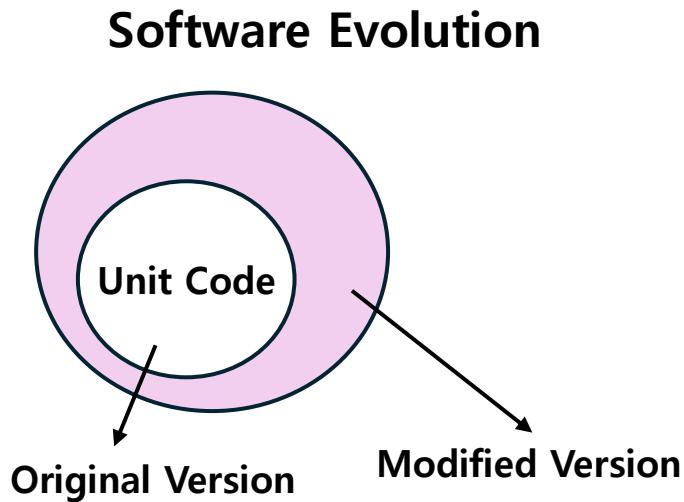


그림 1. 소프트웨어 개발과정에 따라 진화해가는 Unit

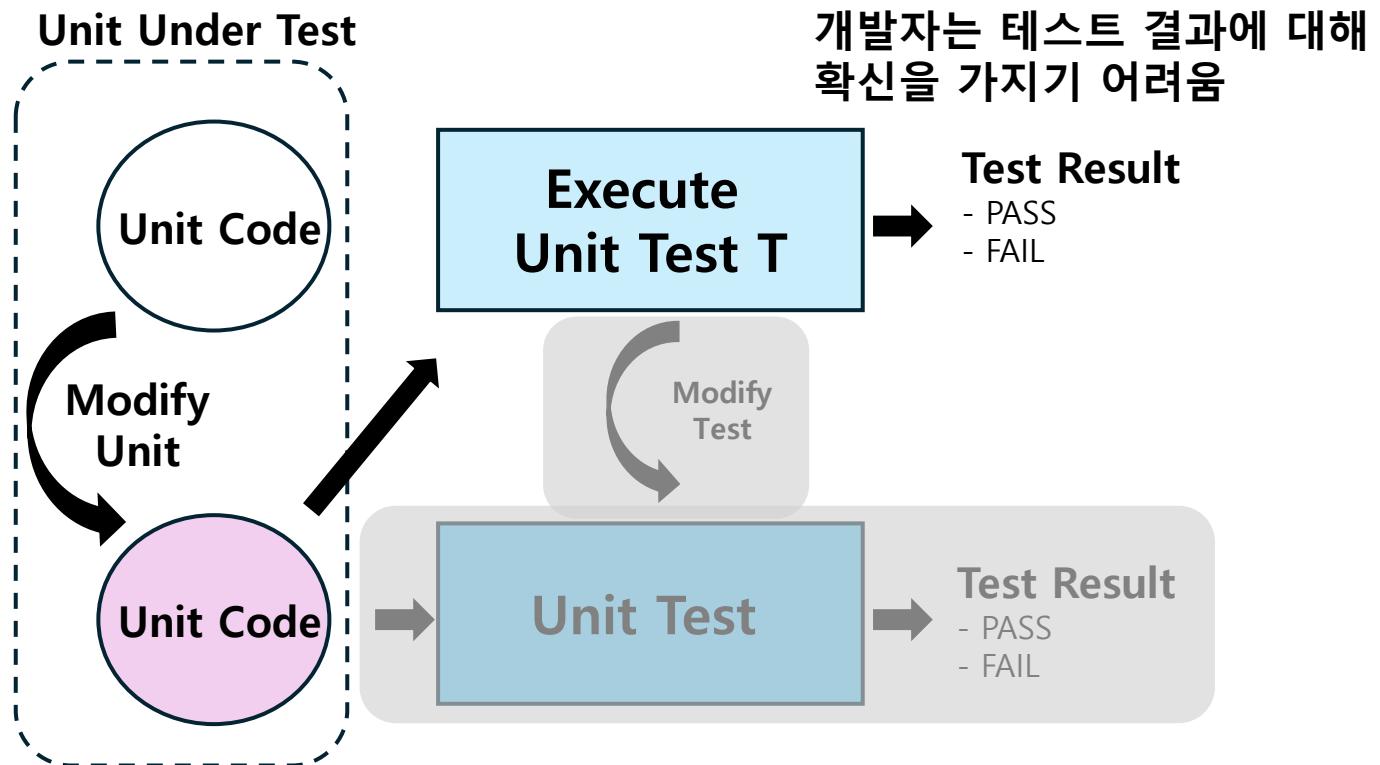
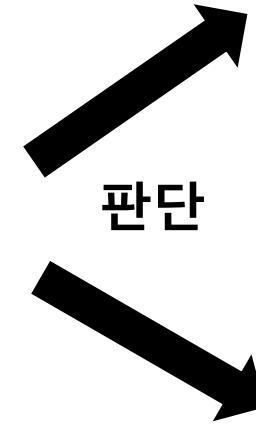
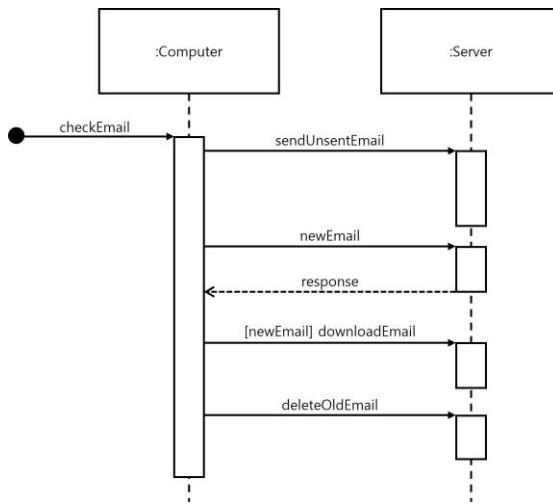


그림 2. Unit은 수정되었지만 Test가 수정되지 않은 상황

No Longer Testable(NLT) Test Case : 개발자가 테스트 결과에 확신을 가지지 못하는 테스트 케이스

프로젝트 내용 및 목표



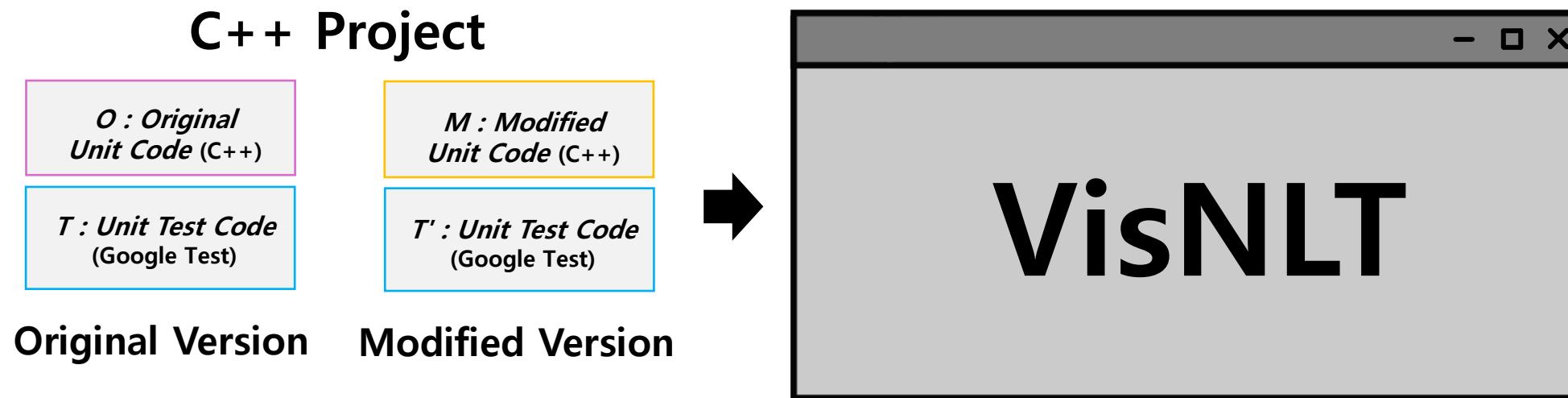
NLT

판단

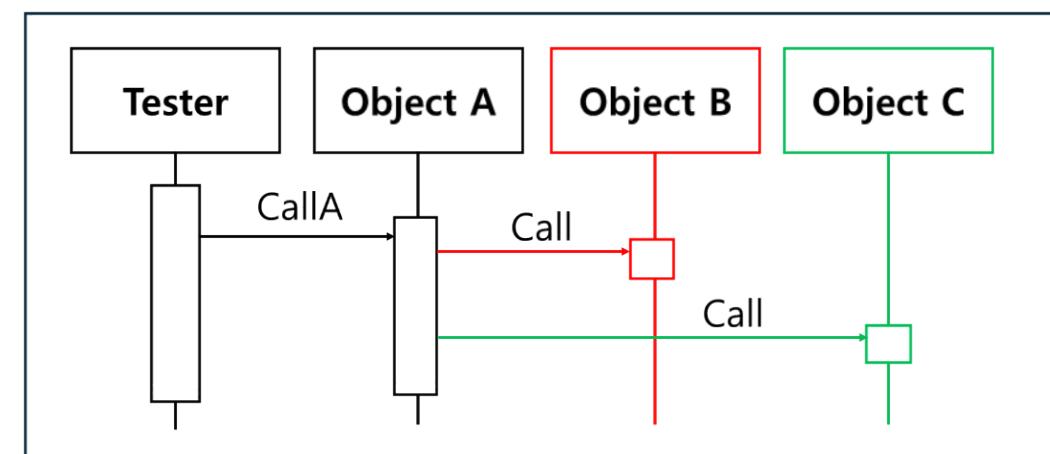
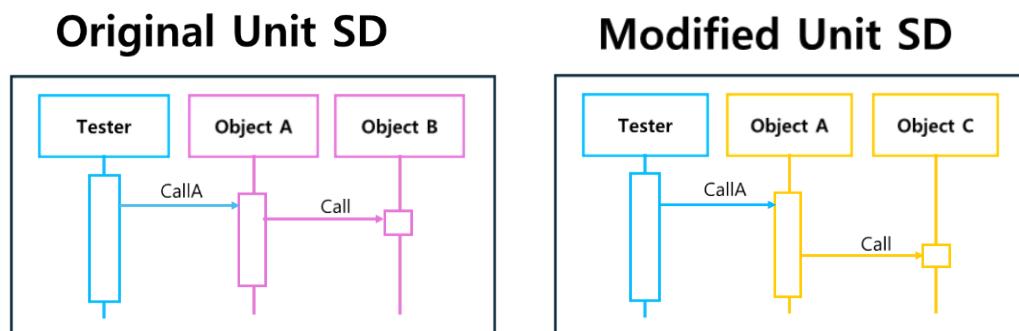
Non - NLT

목표: 테스트 코드를 실행시켜 NLT인지 아닌지 구별 가능한 SD를 제작

VisNLT : Visualization of NLT

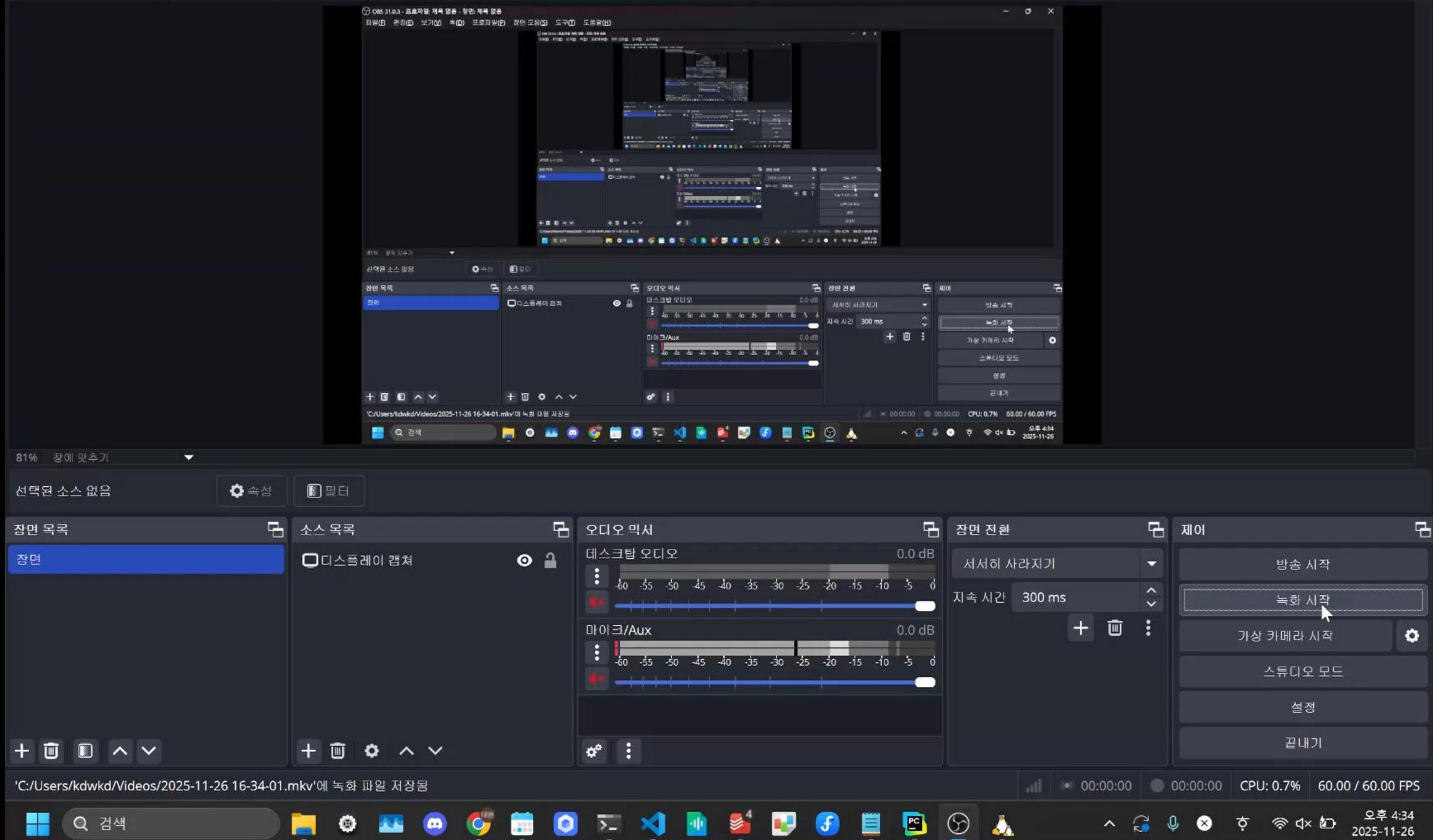


Delta SD



DEMO

파일(F) 편집(E) 보기(V) 독(D) 프로파일(P) 장면 모음(S) 도구(I) 도움말(H)



System Test

사용환경 : 리눅스 & CXX = clang++-18

성능 테스트

- 임의의 테스트 코드(100줄 이상) 100개를 입력하여 빌드 시간을 측정
- Time 명령어를 활용하여 측정함
- 계측 코드를 삽입하여 빌드를 하면 2분 3초 정도 소요되며 없이 빌드시 1분 18초 소요됨

정확성 테스트

- 임의의 프로젝트 코드(자판기 코드)를 입력하여 시퀀스 다이어그램을 생성
- 의도한 대로 시퀀스 다이어그램이 생성되었는지 직접 확인
- 목표로한 시퀀스 다이어그램대로 생성됨을 확인함

확장성 테스트

- 직접 여러 샘플들을 빌드하며 테스트
- 빌드할 파일만 선택하여 시퀀스 다이어그램을 사용할 수 있어 사용하기 용이함
- 리눅스 위에서는 정상 동작하지만 window 라이브러리가 있는 경우 오류가 발생

System Test

사용환경 : 리눅스 & CXX = clang++-18

성능 테스트

- 임의의 테스트 코드(100줄 이상) 100개를 입력하여 빌드 시간을 측정
- Time 명령어를 활용하여 측정함
- 계측 코드를 삽입하여 빌드를 하면 2분 3초 정도 소요되며 없이 빌드시 1분 18초 소요됨

정확성 테스트

- 임의의 프로젝트 코드(자판기 코드)를 입력하여 시퀀스 다이어그램을 생성
- 의도한 대로 시퀀스 다이어그램이 생성되었는지 직접 확인
- 목표로한 시퀀스 다이어그램대로 생성됨을 확인함

확장성 테스트

- 직접 여러 샘플들을 빌드하며 테스트
- 빌드할 파일만 선택하여 시퀀스 다이어그램을 사용할 수 있어 사용하기 용이함
- 리눅스 위에서는 정상 동작하지만 window 라이브러리가 있는 경우 오류가 발생