

Unit Testing Plan

for Electronic Door Lock System

- Test Plan
- Test Design Specification
- Test Cases Specification

Project Team

Team5

Date

2013-11-07

Team Information

강민우 컴퓨터공학부 201211324 (mwoo410@naver.com)

서동현 컴퓨터공학부 201211353 (pthary@naver.com)

임동현 컴퓨터공학부 201211375 (donghyongt@naver.com)

함진아 컴퓨터공학부 201211389 (hdc1108@naver.com)

Table of Contents

1	Introduction	4
1.1	Objectives.....	4
1.2	Background.....	4
1.3	Scope.....	4
1.4	Project plan.....	4
1.5	Configuration management plan.....	4
1.6	References	4
2	Test items	5
3	Features to be tested.....	6
4	Features not to be tested.....	7
5	Approach.....	8
6	Item pass/fail criteria.....	8
7	Unit test design specification.....	8
7.1	Test design specification identifier	8
7.2	Features to be tested	8
7.2.1	Processes in SRA.....	8
7.3	Approach refinements.....	8
7.3.1	Brute force testing	8
7.4	Test identification	9
7.5	Feature pass/fail criteria	11
8	Unit test case specification.....	11

8.1	Test case specification identifier	11
8.2	Test items.....	14
8.3	Input specifications	14
8.4	Output specifications	14
9	Testing tasks.....	14
10	Environmental needs.....	14
11	Unit Test deliverables	15
11.1	Unit test plan	15
11.2	Unit test design specification	15
11.3	Unit test case specification	15
11.4	Unit test summary report.....	15
12	Schedules.....	15

1 Introduction

1.1 Objectives

이 문서는 T5의 Electronic Door Lock System의 unit test를 수행하기 위해 작성된 계획 문서이며, 본 system이 제대로 작동하는지를 살펴보기 위해 필요한 요소들을 정리해 놓은 문서이다. 앞선 단계에서 작성했던 T5.2013.EDLS.SRA-3.0의 State Transition Diagram을 바탕으로 test할 부분을 선정하였고, 각 기능이 제대로 수행되는 지 확인하는 것에 중점을 두어 작성하였다. Test를 수행하기 위해 필요한 활동 및 자원을 정의하고, test approach 및 techniques를 정의한다. 또한 test를 위한 환경적인 요구사항 및 test 도구들을 정의한다.

1.2 Background

Electronic Door Lock System은 도어락 장치 시스템으로, 사용자가 입력하는 숫자 버튼, 잠금 버튼, key 등에 의해 잠금과 열림을 제어하는 시스템이다. 이 시스템은 여러 개의 버튼 및 센서 입력을 가지고 있고 실행 시간도 시스템의 성능을 좌우하는 중요한 요소이다. Unit test는 시스템을 구성하는 최소 단위 모듈들을 대상으로 하는 test이며, 시스템의 성능을 좌우하는 요소들이 요구사항을 만족하는지를 확인할 수 있는 기본적인 test approach이다.

1.3 Scope

이 계획 문서는 Electronic Door Lock System(이하 EDLS)의 unit test를 수행하기 위한 모든 것을 포함한다. EDLS의 unit test를 수행하기 위한 자원과 절차, test approach와 technique과 필요로 하는 환경 및 도구 등을 정의한다. EDLS의 unit test는 시스템을 구성하는 최소 단위의 모듈들을 대상으로 하며, 구현된 모듈이 요구사항을 만족하는지를 test 한다.

1.4 Project plan

1.5 Configuration management plan

1.6 References

T5.2013.EDLS.SRS-1.0

T5.2013.EDLS.SRA-3.0

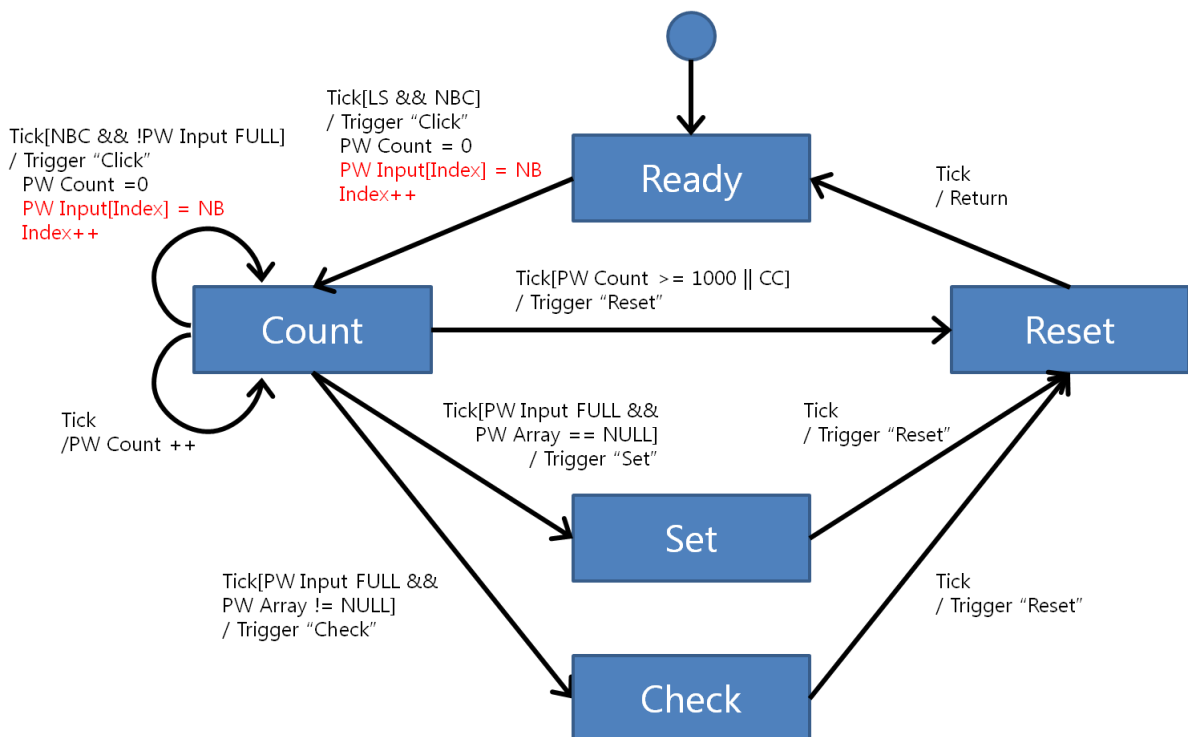
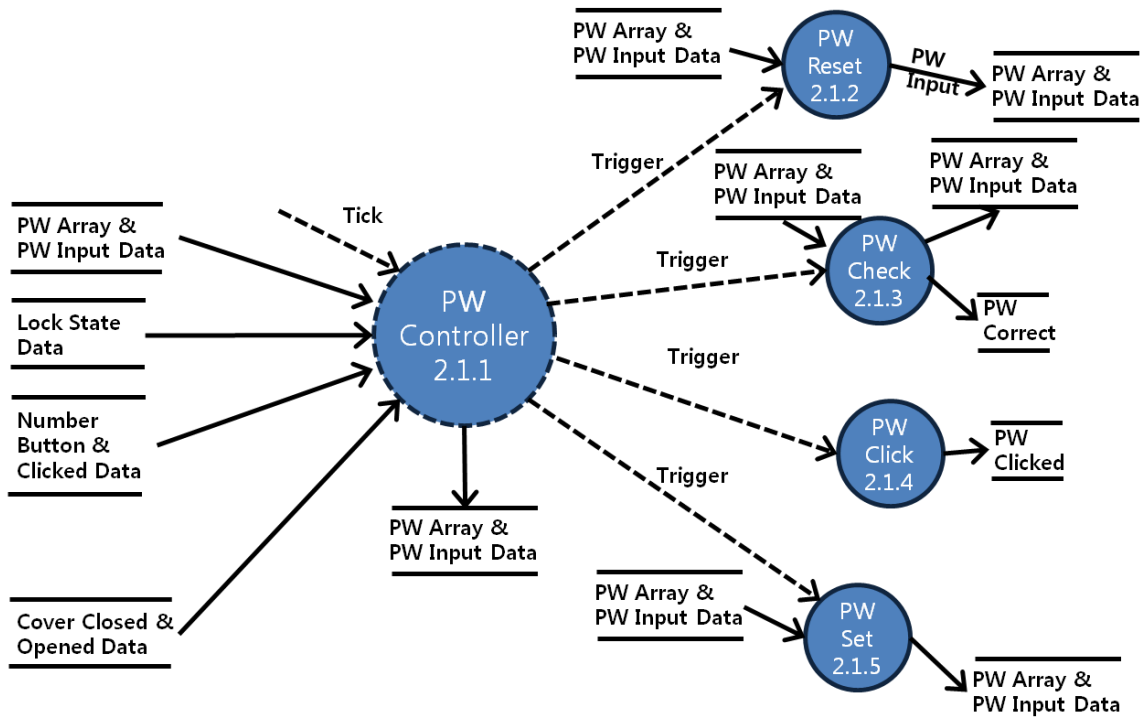
T5.2013.EDLS.SDS-2.0

2 Test items

EDLS를 구성하는 최소 단위의 모듈들이 unit test의 대상이 된다. 각 모듈의 요구사항을 만족하는지를 test하며, test item은 다음 자료들로부터 작성되었다.

(1) Functionality of modules – T5.2013.EDLS.SRA-3.0 : Process specification

아래 그림은 일부를 참조한 것이다.



Reference No.	2.1.1
Name	PW Controller
Input	PW Input & PW Array Data, Cover Opened & Closed Data , Lock State Data, Number Button & Clicked Data, Tick
Output	Trigger, PW Input & PW Array Data
Process Description	If Lock State Data is false, it doesn't operate below processes. If Number Button Clicked is True, it sends a trigger to the PW Click, saves Number Button Data in PW Input Data, initializes counting time and starts counting time. If there is no input of Number Button Data for 10 seconds, it sends a trigger to PW Reset. When PW Input is full, it sends a trigger to PW Set if PW Array Data is null, or PW Check. If the Cover Closed Data is input as True, it sends a trigger to PW Reset and stop counting.

(2) Module interface – T5.2013.EDLS.SRA-3.0 : Process specification, structure chart

3 Features to be tested

- (1) Process in SRA : 각 프로세스가 가지고 있는 요구사항을 만족하는지를 test한다.
- (2) Modules in SDS : 각 모듈이 가지고 있는 데이터 인터페이스를 test한다. <Table 1 테스트할 Process(DFD) 리스트>의 Process name 참조

<Table 1 테스트할 Process(DFD) 리스트>

ID	Name	Description
2.1.1	PW Controller	Button Data와 PW Array&PW Input data, Cover Opened&Closed data, 그리고 Lock State Data를 받아서 상태를 통해 적절한 프로세스에게 명령을 전달한다.
2.1.2	PW Reset	PW Controller가 비밀번호를 초기화할때 호출하는 프로세스. Trigger 명령을 받으면 PW Array&PW Input data 안의 PW Input data와 Index를 초기화시킨다
2.1.3	PW Check	PW Controller가 비밀번호를 확인할 때 호출하는 프로세스. Trigger 명령을 받으면 PW Input을 PW Array와 비교하여 PW Correct를 True 혹은 False로 Sound Controller와 Lock Controller에게 보낸다
2.1.4	PW Click	Trigger 명령을 받으면 PW Click Data를 True 상태로 Sound Controller와 Light Controller에게 보낸다.
2.1.5	PW Set	초기 비밀번호를 설정하는 프로세스. Trigger 명령을 받

		으면 PW Input의 내용을 PW Array에 옮긴다.
2.1.6	Lock Controller	Lock Button Data, Key Sensor Data, Door Closed&Opened Data, PW Correct Data, PW Input&Array Data를 받아 적절한 프로세스에게 명령을 전달한다.
2.1.7	Unlock	Trigger를 받으면 Lock State Data를 False 상태로 변경하고, Unlock Command를 Lock Interface에게 전달한다.
2.1.8	Lock	Trigger를 받으면 Lock State Data를 true 상태로 변경하고, Lock Command를 Lock Interface에게 전달한다.
2.2.1	Sound Controller	PW Correct Data, PW Clicked Data를 받아서 적절한 소리를 판단해 해당하는 프로세스에게 명령을 전달한다.
2.2.2	Light Controller	PW Clicked, Cover Closed&Opened Data, PW Input & PW Array Data를 받아 불을 끌 것인지 켤 것인지 판단하여 프로세스에게 적절한 명령을 보낸다.
2.2.3	Sound 1	Trigger를 받으면 Sound 1 명령을 Sound Interface에 전달한다.
2.2.4	Sound 2	Trigger를 받으면 Sound 2 명령을 Sound Interface에 전달한다.
2.2.5	Sound 3	Trigger를 받으면 Sound 3 명령을 Sound Interface에 전달한다.
2.2.6	Back Light	Enable을 받으면 Light Interface에 불을 키는 명령을 전달하고, Disable을 받으면 불을 끄는 명령을 전달한다.

4 Features not to be tested

(1) Process in SRA : 외부 장치 드라이버, 단순 데이터 전달 프로세스 등은 test에서 제외한다.

(2) Modules in SDS : <Table 2 테스트하지 않을 Process(DFD) 리스트>의 Process name 참조

<Table 2 테스트하지 않을 Process(DFD) 리스트>

ID	Name	Description
1.1	Number Button Interface	Number Button Input을 입력 받아서 Determine Signal에 디지털 신호로 넘겨준다.
1.2	Lock Button Interface	Lock Button Input을 입력 받아서 Determine Signal에 디지털 신호로 넘겨준다.
1.3	Key Sensor Interface	Key Sensor Input을 입력 받아서 Determine Signal에 디지털 신호로 넘겨준다.
1.4	Door Sensor Interface	Door Sensor Input을 입력 받아서 Determine Signal에

		디지털 신호로 넘겨준다.
1.5	Cover Sensor Interface	Cover Sensor Input을 입력 받아서 Determine Signal에 디지털 신호로 넘겨준다.
1.6	Determine Signal	Number Button, Lock Button, Key Sensor, Door Sensor, Cover Sensor Signal들을 받아서 우선순위에 따라 분류하여 가공된 데이터를 넘긴다.
2.3	Lock Signal Interface	Lock command를 받아서 잠금 장치에 잠금 상태를 바꾸는 신호를 보낸다.
2.4	Sound Interface	Sound command를 받아서 소리를 켜는 Sound Signal을 Alarm 장치에 보낸다.
2.5	Light Interface	Light command를 받아서 불을 키고 끄는Light Signal을 Back Light 장치에 보낸다

5 Approach

Electronic Door Lock System의 Program source code 및 unit test를 위한 test code는 CTIP(Continuous Testing & Integration Platform)환경에서 이루어지며, program source code/test code 의 변경 및 수정 사항은 지속적으로 통합되고 test된다.

(1) Brute force testing : 각 모듈의 요구사항을 만족하는지를 확인할 수 있는 test case를 작성한다. 그 이외의 예외사항에 대해서는 test하지 않는다.

6 Item pass/fail criteria

Functional test pass/fail criteria : 각 모듈은 요구사항을 모두 만족하여야 한다.

7 Unit test design specification

7.1 Test design specification identifier

EDLS.UTD.000.000

7.2 Features to be tested

7.2.1 Processes in SRA

<Table 1 테스트할 Process(DFD) 리스트> 참조

7.3 Approach refinements

7.3.1 Brute force testing

EDLS의 각 모듈이 요구사항을 만족하는지를 확인하기 위하여, 요구사항에 정의된 내용에 기반하여 test case를 작성한다. 그 이외의 예외 상황에 대해서는 test case를 작성하지 않는다.

7.4 Test identification

Identifier	Feature	Valid/Invalid value
EDLS.UTC_211_000	2.1.1 PW Controller	Ready 상태에서 LS==TRUE 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_001	2.1.1 PW Controller	Ready 상태에서 LS==FALSE 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_002	2.1.1 PW Controller	Count 상태에서 Tick 입력이 들어온다.
EDLS.UTC_211_003	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 0 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_004	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 1 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_005	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 2 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_006	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 3 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_007	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 4 일 때, NBC==TRUE 입력이 들어온다.
EDLS.UTC_211_008	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 0 일 때, PW array 가 NULL 값이다.
EDLS.UTC_211_009	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 0 일 때, PW array 가 NULL 값이 아니다.
EDLS.UTC_211_010	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 4 일 때, PW array 가 NULL 값이다.
EDLS.UTC_211_011	2.1.1 PW Controller	Count 상태에서 PW input 배열의 크기가 4 일 때, PW array 가 NULL 값이 아니다.
EDLS.UTC_211_012	2.1.1 PW Controller	Count 상태에서 PW Count 가 1000 이상이다.
EDLS.UTC_211_013	2.1.1 PW Controller	Count 상태에서 PW Count 가 1000 미만이다.
EDLS.UTC_211_014	2.1.1 PW Controller	Count 상태에서 CC==TRUE 입력이 들어온다.
EDLS.UTC_211_015	2.1.1 PW Controller	Set 상태에서 Tick 입력이 들어온다.
EDLS.UTC_211_016	2.1.1 PW Controller	Reset 상태에서 Tick 이 들어온다.
EDLS.UTC_211_017	2.1.1 PW Controller	Check 상태에서 Tick 입력이 들어온다.
EDLS.UTC_212_000	2.1.2 PW Reset	Trigger 입력이 들어오면, PW Input Data 를 NULL 로 만든다.
EDLS.UTC_213_000	2.1.3 PW Check	Trigger 입력이 들어오면, PW Input Data 와 PW Array 를 비교해 PW Correct 값을 변경한다.
EDLS.UTC_214_000	2.1.4 PW Click	Trigger 입력이 들어오면, PW Clicked 값을 TRUE 로 변경한다.
EDLS.UTC_215_000	2.1.5 PW Set	Trigger 입력이 들어오면, PW Array 값을 PW Input Data 로 변경한다.

EDLS.UTC_216_000	2.1.6 Lock Controller	Unlock 상태에서 PW Array 가 NULL 값일 때 LB(Lock Button)==TRUE 입력이 들어온다
EDLS.UTC_216_001	2.1.6 Lock Controller	Unlock 상태에서 PW Array 가 NULL 값이 아닐 때 LB(Lock Button)==TRUE 입력이 들어온다
EDLS.UTC_216_002	2.1.6 Lock Controller	Lock 상태에서 LB==TRUE 입력이 들어온다
EDLS.UTC_216_003	2.1.6 Lock Controller	Lock 상태에서 KS==TRUE 입력이 들어온다
EDLS.UTC_216_004	2.1.6 Lock Controller	Lock 상태에서 PW CRT==TRUE 입력이 들어온다
EDLS.UTC_216_005	2.1.6 Lock Controller	Lock 상태에서 LB==FALSE, KS==FALSE, PW CRT==FALSE 입력이 들어온다
EDLS.UTC_216_006	2.1.6 Lock Controller	Unlock 상태에서 PW Array 가 NULL 일 때 Door Close==TRUE 입력이 들어온다
EDLS.UTC_216_007	2.1.6 Lock Controller	Unlock 상태에서 PW Array 가 NULL 이 아닐 때 Door Close==TRUE 입력이 들어온다
EDLS.UTC_216_008	2.1.6 Lock Controller	Unlock Count 상태에서 PW Array 가 NULL 일 때 Door Open==TRUE 입력이 들어온다
EDLS.UTC_216_009	2.1.6 Lock Controller	Unlock Count 상태에서 PW Array 가 NULL 이 아닐 때 Door Open==TRUE 입력이 들어온다
EDLS.UTC_216_010	2.1.6 Lock Controller	Unlock Count 상태에서 Tick 이 들어온다.
EDLS.UTC_216_011	2.1.6 Lock Controller	Unlock Count 상태에서 PW Array 가 NULL 이고, Door Count 가 300 이상이다.
EDLS.UTC_216_012	2.1.6 Lock Controller	Unlock Count 상태에서 PW Array 가 NULL 이고, Door Count 가 미만일 때 LB==TRUE 입력이 들어온다.
EDLS.UTC_216_013	2.1.6 Lock Controller	Unlock Count 상태에서 PW Array 가 NULL 이 아니고, Door Count 가 300 이상일 때 LB==TRUE 입력이 들어온다.
EDLS.UTC_216_014	2.1.6 Lock Controller	Unlock Count 상태에서 PW Array 가 NULL 이 아니고, Door Count 가 300 미만일 때 LB==TRUE 입력이 들어온다.
EDLS.UTC_217_000	2.1.7 Unlock	Trigger 입력이 들어오면, Unlock Command 를 출력한다.
EDLS.UTC_218_000	2.1.8 Lock	Trigger 입력이 들어오면, Lock Command 를 출력한다.
EDLS.UTC_221_000	2.2.1 Sound Controller	Sound Off 상태에서 PW_CLK==TRUE 가 들어온다
EDLS.UTC_221_001	2.2.1 Sound Controller	Sound Off 상태에서 PW_CRT==TRUE 가 들어온다.
EDLS.UTC_221_002	2.2.1 Sound Controller	Sounds Count 상태에서 PW_CLK==TRUE 가 들어온다
EDLS.UTC_221_003	2.2.1 Sound Controller	Sounds Count 상태에서 PW_CRT==TRUE 가 들어온다
EDLS.UTC_221_004	2.2.1 Sound Controller	Sounds Count 상태에서 PW_CRT==FALSE 가 들어온다
EDLS.UTC_221_005	2.2.1 Sound Controller	Sounds Count 상태에서 Sound_Count 가 1000 이상이다
EDLS.UTC_221_006	2.2.1 Sound Controller	Sounds Count 상태에서 Sound_Count 가 1000 미만이다
EDLS.UTC_221_007	2.2.1 Sound Controller	Sounds Count 상태에서 Sound_Count 가 1000 미만이고 Tick 이 들어온다.
EDLS.UTC_221_008	2.2.1 Sound Controller	Sound 1 상태에서 SOUND_END==TRUE 가 들어온다
EDLS.UTC_221_009	2.2.1 Sound Controller	Sound 2 상태에서 SOUND_END==TRUE 가 들어온다
EDLS.UTC_221_010	2.2.1 Sound Controller	Sound 3 상태에서 SOUND_END==TRUE 가 들어온다
EDLS.UTC_223_000	2.2.3 Sound 1	Trigger 입력이 들어오면, Sound Command 를 출력한다.

EDLS.UTC_224_000	2.2.4 Sound 2	Trigger 입력이 들어오면, Sound Command 를 출력한다.
EDLS.UTC_225_000	2.2.5 Sound 3	Trigger 입력이 들어오면, Sound Command 를 출력한다.
EDLS.UTC_222_000	2.2.2 Light Controller	Light Off 상태에서 CO==TRUE 입력이 들어온다.
EDLS.UTC_222_001	2.2.2 Light Controller	Light Off 상태에서 PW_CLK==TRUE 입력이 들어온다.
EDLS.UTC_222_002	2.2.3 Light Controller	Light Off 상태에서 CO==FALSE 와 PW_CLK==FALSE 입력이 들어온다.
EDLS.UTC_222_003	2.2.2 Light Controller	Light On 상태에서 PW Array 가 NULL 이 아닐 때 PW_CLK == TRUE 입력이 들어온다.
EDLS.UTC_222_004	2.2.2 Light Controller	Light On 상태에서 PW Array 가 NULL 일 때 PW_CLK==TRUE 입력이 들어온다.
EDLS.UTC_222_005	2.2.2 Light Controller	Light On 상태에서 Tick 입력이 들어온다.
EDLS.UTC_222_006	2.2.2 Light Controller	Light On 상태에서 CC==TRUE 입력이 들어온다.
EDLS.UTC_222_007	2.2.2 Light Controller	Light On 상태에서 PW Array 가 NULL 이 아니고, Light Count 가 1000 이상이다.
EDLS.UTC_222_008	2.2.2 Light Controller	Light On 상태에서 PW Array 가 NULL 이 아니고, Light Count 가 1000 미만이다.
EDLS.UTC_222_009	2.2.2 Light Controller	Light On 상태에서 PW Array 가 NULL 이고, Light Count 가 1000 이상이다.
EDLS.UTC_222_010	2.2.2 Light Controller	Light On 상태에서 PW Array 가 NULL 이고, Light Count 가 1000 미만이다.
EDLS.UTC_226_000	2.2.6 Back Light	Trigger 입력이 들어오면, Light Command 를 출력한다.

7.5 Feature pass/fail criteria

EDLS의 각 모듈(프로세스)은 SRA에 정의되어 있는 요구사항 (입력 / 출력 및 동작)을 모두 만족해야 한다. 각 모듈(프로세스)의 입력 / 출력 및 동작은 SRA의 process description 항목 및 State Transition Diagram을 참조한다.

8 Unit test case specification

8.1 Test case specification identifier

Test Case Identifier	Input specification	Output specification
EDLS.UTC_211_000	State==Ready / LS==TRUE , NBC==TRUE	State==Count / Trigger "click" , PW Input[Index]==NB, Index++
EDLS.UTC_211_001	State==Ready / LS==FALSE , NBC==TRUE	State==Ready
EDLS.UTC_211_002	State==Count / Tick	State==Count / PW Count ++
EDLS.UTC_211_003	State==Count / Index==0 , NBC==TRUE	State==Count / PW Count==0 , PW Input[Index]==NB, Index++
EDLS.UTC_211_004	State==Count / Index==1 , NBC==TRUE	State==Count / PW Count==0 , PW Input[Index]==NB, Index++

EDLS_UTC_211_005	State==Count / Index==2 , NBC==TRUE	State==Count / PW Count==0 , PW Input[Index]==NB, Index++
EDLS_UTC_211_006	State==Count / Index==3 , NBC==TRUE	State==Count / PW Count==0 , PW Input[Index]==NB, Index++
EDLS_UTC_211_007	State==Count / Index==4 , NBC==TRUE	State==Count
EDLS_UTC_211_008	State==Count / Index==0 , PW Array==NULL	State==Count
EDLS_UTC_211_009	State==Count / Index==0 , PW Array!=NULL	State==Count
EDLS_UTC_211_010	State==Count / Index==4 , PW Array==NULL	State==Set / Trigger "set"
EDLS_UTC_211_011	State==Count / Index==4 , PW Array!=NULL	State==Check / Trigger "check"
EDLS_UTC_211_012	State==Count / PW Count>=1000	State==Reset / Trigger "Reset"
EDLS_UTC_211_013	State==Count / PW Count<1000	State==Count
EDLS_UTC_211_014	State==Count / CC==TRUE	State==Reset / Trigger "Reset"
EDLS_UTC_211_015	State==Set / Tick	State==Reset / Trigger "Reset"
EDLS_UTC_211_016	State==Reset / Tick	State==Ready
EDLS_UTC_211_017	State==Check / Tick	State==Reset / Trigger "Reset"
EDLS_UTC_212_000	Trigger in	PW Input Data=NULL
EDLS_UTC_213_000	Trigger in	PW Correct = (PW Input==PW Array)
EDLS_UTC_214_000	Trigger in	PW Clicked = TRUE
EDLS_UTC_215_000	Trigger in	PW Array = PW Input Data
EDLS_UTC_216_000	State==Unlock / PW Array==NULL, LB==TRUE	State==Unlock
EDLS_UTC_216_001	State==Unlock / PW Array!=NULL, LB==TRUE	State==Lock / Trigger "Lock"
EDLS_UTC_216_002	State==Lock / LB==TRUE	State==Unlock / Trigger "Unlock"
EDLS_UTC_216_003	State==Lock / KS==TRUE	State==Unlock / Trigger "Unlock"
EDLS_UTC_216_004	State==Lock / PW CRT==TRUE	State==Unlock / Trigger "Unlock"
EDLS_UTC_216_005	State==Lock / LB==FALSE, KS==FALSE, PW CRT==FALSE	State==Lock
EDLS_UTC_216_006	State==Unlock / PW Array==NULL, Door Close==TRUE	State==Unlock
EDLS_UTC_216_007	State==Unlock / PW Array!=NULL, Door Close==TRUE	State==Unlock Count / Door Count==0
EDLS_UTC_216_008	State==Unlock Count / PW Array==NULL, Door Open==TRUE	State==Unlock Count
EDLS_UTC_216_009	State==Unlock Count / PW Array!=NULL, Door Open==TRUE	State==Unlock
EDLS_UTC_216_010	State==Unlock Count / Tick	State==Unlock Count. / Door Count++
EDLS_UTC_216_011	State==Unlock Count / PW Array==NULL, LB==TRUE, Door Count>=300	State==Unlock Count

EDLS.UTC_216_012	State==Unlock Count / PW Array==NULL, LB==TRUE, Door Count<300	State==Unlock Count
EDLS.UTC_216_013	State==Unlock Count / PW Array!=NULL, LB==TRUE, Door Count>=300	State==Lock
EDLS.UTC_216_014	State==Unlock Count / PW Array!=NULL, LB==TRUE, Door Count<300	State==Lock
EDLS.UTC_217_000	State==Unlock / Trigger in	Lock State Data==Lock
EDLS.UTC_218_000	State==Lock / Trigger in	Lock State Data==Unlock
EDLS.UTC_221_000	State==Sound Off / PW_CLK==TRUE	State==Sounds Count / Sound_Count==0
EDLS.UTC_221_001	State==Sound Off / PW_CRT	State==Sound Off
EDLS.UTC_221_002	State==Sounds Count / PW_CLK==TRUE	State==Sounds Count / Sound_Count==0
EDLS.UTC_221_003	State==Sounds Count / PW_CRT==TRUE	State==Sound 1 / Trigger "Sound 1"
EDLS.UTC_221_004	State==Sounds Count / PW_CRT==FALSE	State==Sound 2 / Trigger "Sound 2"
EDLS.UTC_221_005	State==Sounds Count / Sound_Count>=1000	State==Sound 3 / Trigger "Sound 3"
EDLS.UTC_221_006	State==Sounds Count / Sound_Count<1000	State==Sounds Count
EDLS.UTC_221_007	State==Sounds Count / Sound_Count<1000	State==Sounds Count / Sound_Count++
EDLS.UTC_221_008	State==Sound1 / SOUND_END==TRUE	State==Sound Off
EDLS.UTC_221_009	State==Sound2 / SOUND_END==TRUE	State==Sound Off
EDLS.UTC_221_010	State==Sound3 / SOUND_END==TRUE	State==Sound Off
EDLS.UTC_223_000	Trigger in	Sound Command
EDLS.UTC_224_000	Trigger in	Sound Command
EDLS.UTC_225_000	Trigger in	Sound Command
EDLS.UTC_222_000	State==Light Off / CO==TRUE	State==Light On / Light Count=0 , Enable "Back Light"
EDLS.UTC_222_001	State==Light Off / PW_CLK==TRUE	State==Light On / Light Count=0 , Enable "Back Light"
EDLS.UTC_222_002	State==Light Off / CO==FALSE, PW_CLK==FALSE	State==Light Off
EDLS.UTC_222_003	State==Light On / PW Array!=NULL, PW_CLK==TRUE	State==Light On / Light Count=0
EDLS.UTC_222_004	State==Light On / PW Array==NULL, PW_CLK==TRUE	State==Light On
EDLS.UTC_222_005	State==Light On / Tick	State==Light On / Light Count++
EDLS.UTC_222_006	State==Light On / CC==TRUE	State==Light Off
EDLS.UTC_222_007	State==Light On / PW Array!=NULL, Light Count>=1000	State==Light Off / Disable "Back Light"
EDLS.UTC_222_008	State==Light On / PW Array!=NULL,	State==Light On

	Light Count<1000	
EDLS.UTC_222_009	State==Light On / PW Array==NULL, Light Count>=1000	State==Light On
EDLS.UTC_222_010	State==Light On / PW Array==NULL, Light Count<1000	State==Light On
EDLS.UTC_226_000	Trigger in	Light Command

8.2 Test items

<Table 3 Test Design Identification> 참조

8.3 Input specifications

<Table 4 Test Case Identification> 참조

8.4 Output specifications

<Table 4 Test Case Identification> 참조

9 Testing tasks

<Table 5 Testing tasks & Schedule>

Task	Predecessor tasks	Special skills	Effort	Finish date
(1) Unit Test Plan 작성	T5.2013.EDLS.SRS 작성 T5.2013.EDLS.SRS 작성 T5.2013.EDLS.SRS 작성 EDLS 구현		3	
(2) Test design specification	Task 1	EDLS에 대한 이해	5	
(3) Test case specification	Task 2	EDLS에 대한 이해	5	
(4) Test Execution	Task 3	Test code 작성 Test tools에 대한 이해	4	
(5) test result report	Task 4		1	
(6) 개발팀에 report 전달	Task 5		1	

10 Environmental needs

EDLS의 unit test를 위한 환경적 요구사항은 다음과 같다.

- (1) Hardware & Platform, Eclipse IDE (Integrated Development Environment)

gcc compiler/linker

(2) CTIP(Continuous Testing & Integration Platform) Environment

CI server

SVN repository server

CI/SVN server에 접근 가능한 단말 PC

Test tools

CUnit unit test framework for C

gCov code coverage measurement tool

11 Unit Test deliverables

11.1 Unit test plan

11.2 Unit test design specification

11.3 Unit test case specification

11.4 Unit test summary report

12 Schedules

<Table 5 Testing tasks & Schedule> 참조