

Software Design Specification for Electronic Door Lock System

Project Team

Team5

Date

2013-10-14

Team Information

강민우 컴퓨터공학부 201211324 (mwoo410@naver.com)

서동현 컴퓨터공학부 201211353 (pthary@naver.com)

임동현 컴퓨터공학부 201211375 (donghyongt@naver.com)

함진아 컴퓨터공학부 201211389 (hdc1108@naver.com)

1	Introduction	3
1.1	Purpose	3
1.2	Scope.....	3
1.2.1	개발팀.....	3
1.2.2	제한사항	3
1.2.3	제품의 활용도.....	3
1.2.4	개발환경	3
1.3	Definitions, acronyms, and abbreviations	3
2	References	3
3	Structured Design	4
3.1	Structured Charts – Transform Analysis	4
3.2	Structured Charts (Basic).....	5
3.3	Structured Charts (Advanced).....	5

Table of Contents

1 Introduction

1.1 Purpose

Electronic door lock system (이하, 도어락) 에서 사용하기 위한 SW 를 개발한다.

1.2 Scope

1.2.1 개발팀

Team 5(강민우, 서동현, 임동현, 함진아)

1.2.2 제한사항

HW (전자장치)와 연동까지 고려하지 않고, SW 로만 구동할 수 있도록 개발한다.

1.2.3 제품의 활용도

개발이 완료된 후 실제 도어락에서 사용 가능한 SW 를 개발하기 위한 프로토타입으로 삼을 수 있다.

1.2.4 개발환경

IDE: Eclipse

Compiler: MinGW

1.3 Definitions, acronyms, and abbreviations

SW: Software

HW: Hardware

EDLS: Electronic Door Lock System

2 References

IEEE Std. 830-1998

Lab. introduction #1 (SASD)

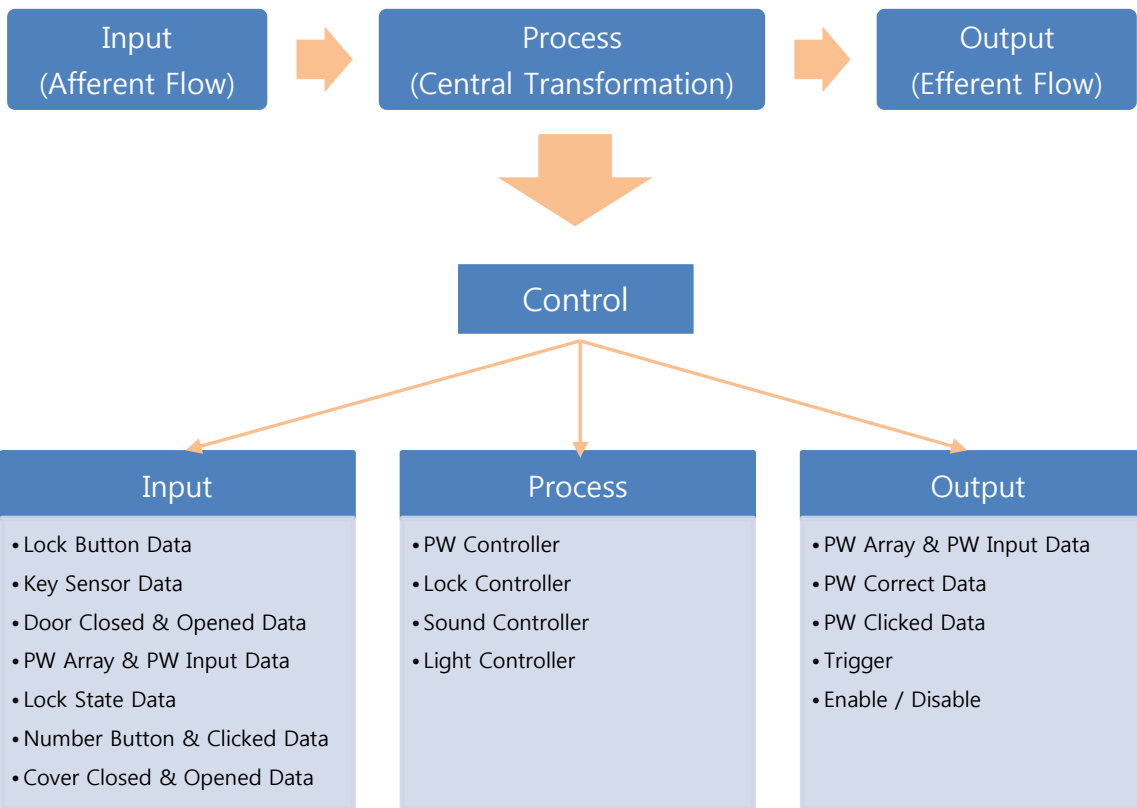
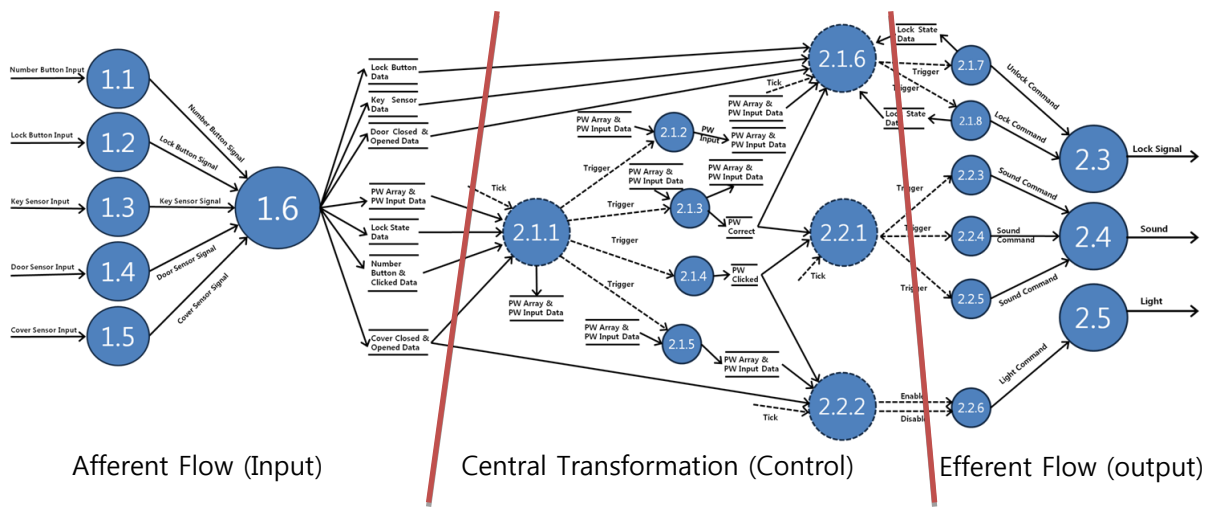
(<http://dslab.konkuk.ac.kr/Class/2013/13SE/ClassB/lecturenotes/Introduction%20to%20ASD.pdf>)

SDS 양식

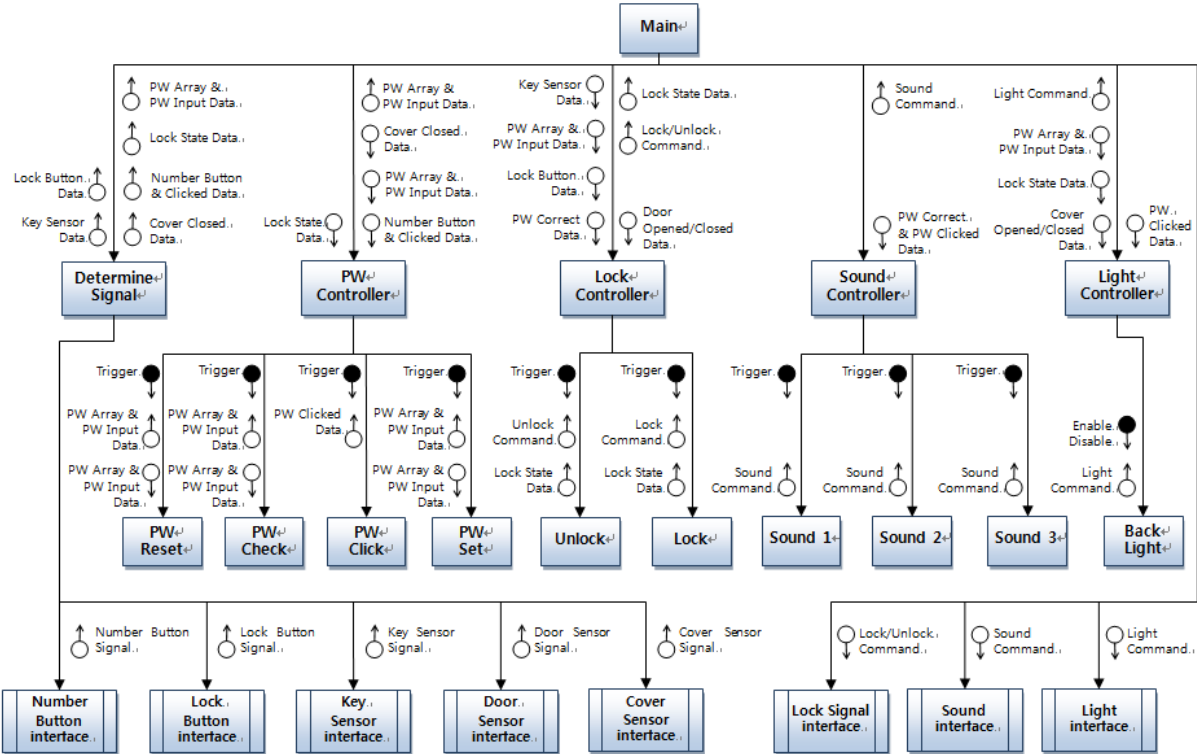
(http://dslab.konkuk.ac.kr/Class/2013/13SE/ClassB/lab/SDS_template.docx)

3 Structured Design

3.1 Structured Charts – Transform Analysis



3.2 Structured Charts (Basic)



3.3 Structured Charts (Advanced)

