

Software Design Specification for Electronic Door Lock System

Project Team

T2

Date

2013-10-16

Team Information

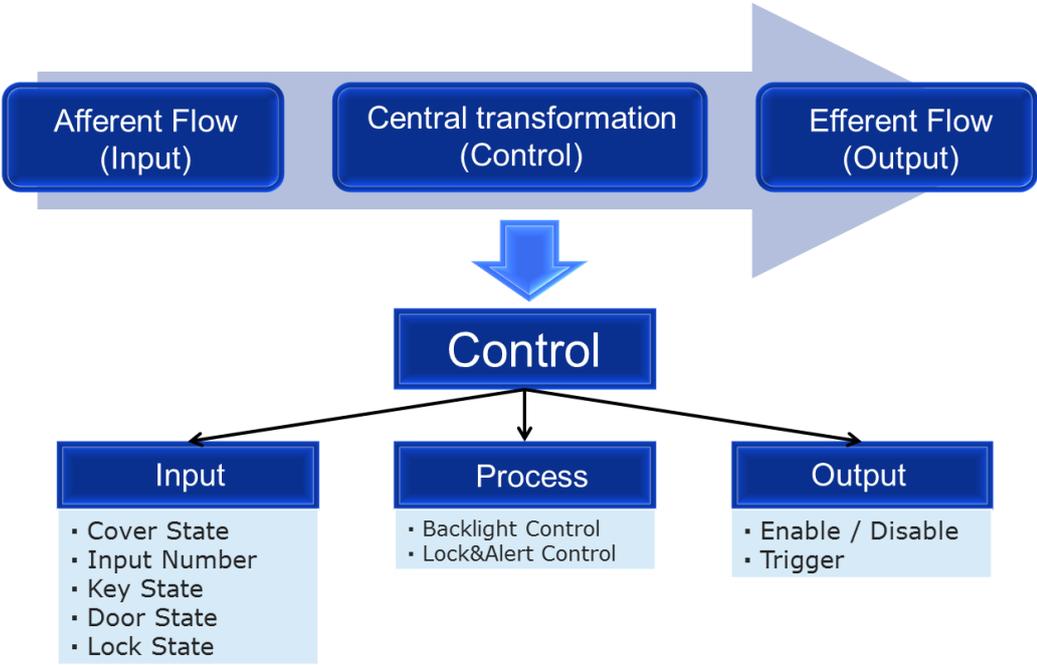
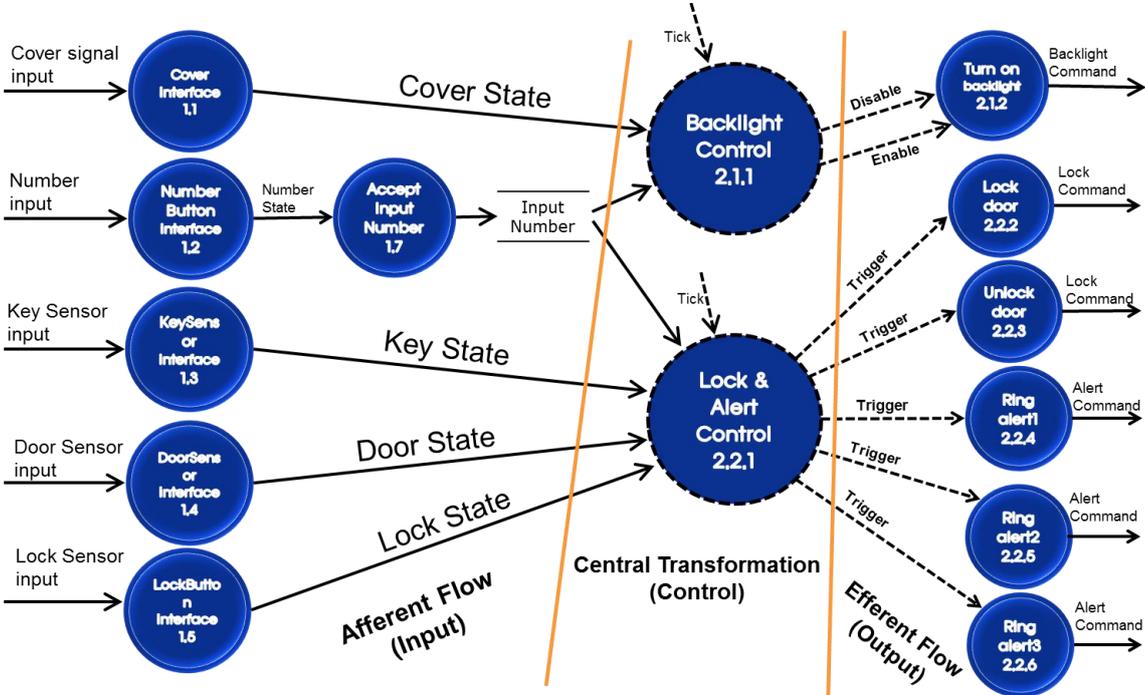
김종연, 정재욱, 정재철, 홍호탁

Table of Contents

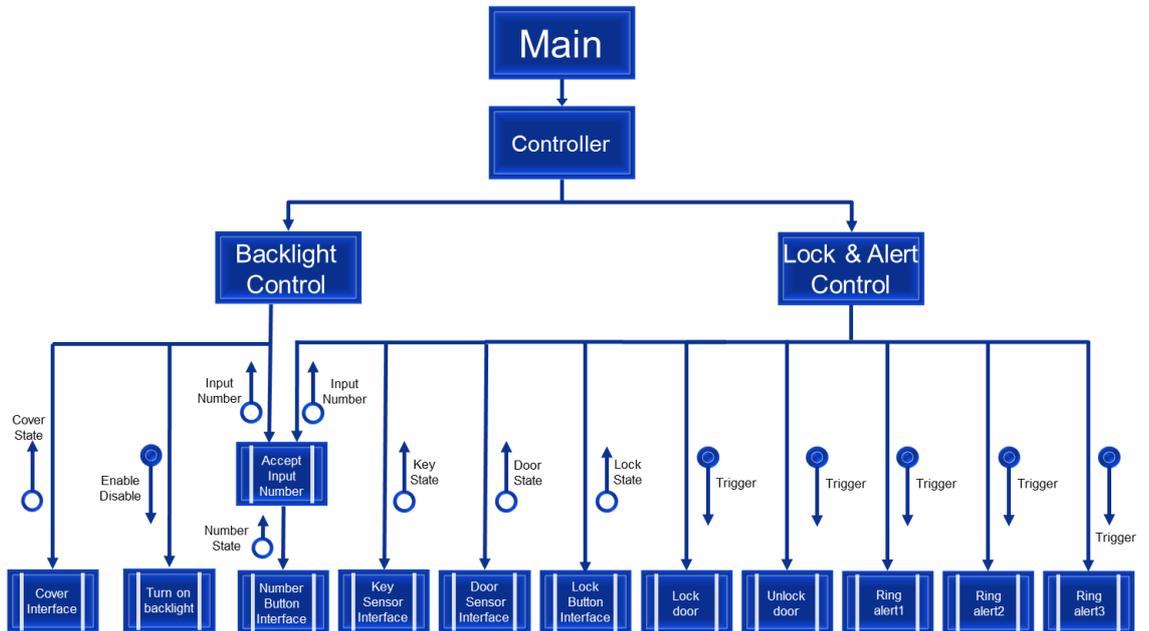
- 1 Introduction
 - 1.1 Purpose
 - Electronic door lock system (이하, 도어락) 에서 사용하기 위한 SW 를 개발한다.
 - 1.2 Scope
 - 1.2.1 개발팀
 - 정재철, 김종연, 정재욱, 홍호탁
 - 1.2.2 제한사항
 - HW (전자장치)와 연동까지 고려하지 않고, SW 로만 구동할 수 있도록 개발한다.
 - 1.2.3 제품의 활용도
 - 개발이 완료된 후 실제 도어락에서 사용 가능한 SW 를 개발하기 위한 프로토타입으로 삼을 수 있다.
 - 1.2.4 개발환경
 - IDE: Eclipse Compiler: MinGW
 - 1.3 Definitions and acronyms
 - SW : Software
 - HW : Hardware
- 2 References
 - IEEE Std. 830-1998
 - T2_2013_SRA_2.0V.pdf

3 Structured Design

3.1 Transform Analysis



3.2 Structured Charts (Basic)



3.3 Structured Charts (Advanced)

